

## INFORMAȚII PERSONALE



## Bucată Victor-Emilian

📍 UPB, Facultatea de Inginerie Electrica, Splaiul Independenței 313, Biroul EC206, 060042  
BUCUREȘTI - sector 6 (România)  
✉ [victor.bucata@upb.ro](mailto:victor.bucata@upb.ro)

Data nașterii 19/06/1977 | Naționalitatea Română

## EXPERIENȚA PROFESIONALĂ

01/10/2000

## Preparator / Asistent Universitar

Am condus seminarii și laboratoare de Bazele Electrotehnicii, Metode Numerice, Transmisiunea Informației, Informatică Aplicată.

## EDUCAȚIE ȘI FORMARE

01/10/2000 – 01/07/2001

## Studii Aprofundate

Universitatea "Politehnica" București - Facultatea de Electrotehnică  
Modelarea Dispozitivelor Electromagnetice

1 Oct 95 – 1 Iul 00

## Inginer Diplomat

Universitatea "Politehnica" București - Facultatea de Electronică și Telecomunicații  
Specializarea Telecomunicații (Rețele și Software pentru Telecomunicații)

15/09/1991 – 01/07/1995

## Analist Programator

Colegiul Național de Informatică "Tudor Vianu"

## COMPETENTE PERSONALE

## Alte limbi străine cunoscute

	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
Engleză	C1	C1	C1	C1	C1
Franceză	B1	B1	A2	A2	B1

Niveluri: A1/A2: Utilizator elementar - B1/B2: Utilizator independent - C1/C2: Utilizator experimentat  
[Cadrul european comun de referință pentru limbi străine](#)

## INFORMAȚII SUPLIMENTARE

## LISTĂ DE LUCRĂRI:

## Cărți și capitole în cărți:

Mihaela Ghițu, Anca Tomescu, Victor Bucată, Ruxandra Costea, F.M.G. Tomescu -  
„Introducere în Transmisiunea Informației prin programe Scilab”, ISBN 973-652-908-8, Editura  
Printech, București, 2004

Emil Cazacu, Oana Drosu, George Epureanu, Lucian Petrescu, Veronica Mănescu, George Păltânea, Ruxandra Costea, Victor Bucată - „Chestiuni Speciale de Teoria Circuitelor Electrice – Elemente de teorie și aplicații, vol. 1”, Cap 2. Circuite electrice în regim permanent cu surse comandate, ISBN 973-685-924-X, Editura Matrix Rom, București, 2005

Lucrări publicate în reviste și volume de conferințe:

A. Alexan, E. Popovici, V. Bucată – “Using Java Communication Mechanisms to Implement Remote Control for Technological Processes” – International Conference on Quality Control, Automation and Robotics, Cluj Napoca, 19-20 mai 2000.

C. Marinov și V. Bucată – “Analog Sorting Using Neural Networks” – The 3rd Romanian-Japanese Joint Seminar on Applied Electromagnetism and Mechanics, Oradea, Romania, septembrie 2001

C. Marinov, B. Calvert, R. Costea, V. Bucată – “Time Evaluations for Analog KWTa Processors”, Eccomas 2004, Jyväskylä, Finland, 24-24 iulie 2004, ISBN 978-951-391-868-2

C. Marinov, R. Costea, V. Bucată – “Extreme Working Conditions for Neural Selector”, Eccomas 2004, Jyväskylä, Finland, 24-24 iulie 2004, ISBN 978-951-391-868-2

C. Marinov, R. Costea, V. Bucată – “KWTa Networks with Equally-Leveled Competitors”, Simpozionul Național de Electrotehnică Teoretică, București, 22-23 octombrie 2004, ISBN 973-618-268-5

V. Bucată, R. Costea și C. Marinov - “Circuit WTA cu tranzistoare MOS funcționând în regim sub-prag”, Simpozionul Național de Electrotehnică Teoretică, București, 12-14 mai 2005, ISBN 973-618-268-5

V. Bucată, C. Marinov – “On a MOS Computational Circuit”, Scientific Computing in Electrical Engineering, pp 150-151, Sinaia, Romania, septembrie 2006, ISBN 978-973-718-520-4

C. Marinov, R. Costea, V. Bucată – „On the invariance of Lazzaro circuit”, 2012 IEEE 55th International Midwest Symposium on Circuits and Systems (MWSCAS), Boise, Idaho, August 5-8, 2012, IEEE Catalog Number CFP12MID-USB, ISBN: 978-1-4673-2525-7, pp 1188-1191